

## **Curriculum vitae di Andrea Neviani**

Andrea Neviani si è laureato in Fisica presso l'Università di Modena nel 1989, e ha conseguito il titolo di Dottore di ricerca in Ingegneria elettronica e telecomunicazioni presso l'Università di Padova nel 1994. Nell'a.a. 1993/94 è stato "graduate student" presso l'Università di California a Santa Barbara, USA.

Presso il Dipartimento di elettronica e informatica dell'Università di Padova è stato Ricercatore universitario (1994 - 1998), Professore associato (1998 - 2016), quindi, da marzo 2016, Professore ordinario, usufruendo di un periodo di congedo come da novembre 1998 a novembre 1999 come "visiting scientist" presso il Rutherford Appleton Laboratory, Oxfordshire, UK.

Nella prima parte della sua carriera si è interessato di simulazione numerica, creazione di modelli e caratterizzazione di dispositivi in semiconduttori composti per applicazioni ad alta frequenza e dispositivi in silicio per processi ad alta integrazione, con particolare riferimento ai fenomeni indotti dai portatori caldi. In seguito ha lavorato allo studio di metodi per la simulazione statistica di circuiti VLSI.

In seguito è passato ad occuparsi di progettazione di circuiti integrati misti analogico/digitali per l'"analog signal processing" (canali di lettura per rivelatori e per dischi rigidi, dispositivi biomedicali impiantabili). Dal 2004 coordina diversi progetti principalmente nell'ambito dei circuiti integrati RF e alle onde millimetriche per imaging biomedicale, radar ad alta risoluzione e radio a bassissimo consumo per comunicazioni a corto raggio. La sua attività scientifica è documentata da oltre 120 tra pubblicazioni su riviste internazionali e comunicazioni a congressi.

Nel triennio 2010-2012 ha prestato servizio come Associate Editor della rivista IEEE Transactions on Circuits and Systems I, mentre dal 2008 al 2016 è stato membro del IEEE Technical Committee on Circuits and Systems for Communication. Nel 2014 è entrato a far parte del Technical Program Committee della European Solid-State Circuits Conference (ESSCIRC).

Da febbraio 2017 è Coordinatore del Corso di dottorato in Ingegneria dell'informazione dell'Università di Padova.